

主要功能及额定参数:

- 600V/6A 三相逆变器
- 内置低损耗沟道栅-场截止型 IGBT
- 下臂 IGBT 发射极输出
- 内置自举二极管

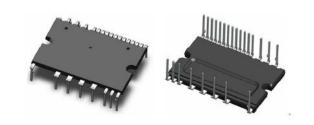
应用

- 冰箱压缩机
- 油烟机
- 风扇
- 空气净化器
- 洗碗机水泵

特点:

- IGBT 驱动:增强型输入滤波,上下臂互锁, 高速600V 电平转换,电源欠压保护,短路(过 流)保护。
- 故障信号:对应于短路(过流)和VP1电源欠 压故障。
- 输入接口:兼容3.3V&5V 输入信号,高 电平有效。
- 温度检测: 负温度系数热敏电阻检测输出.

封装形式



产品名称	封装形式	打印名称
XP06G60AS0-CJB	DIP25	XP06G60AS0-CJB

模块内部电路图

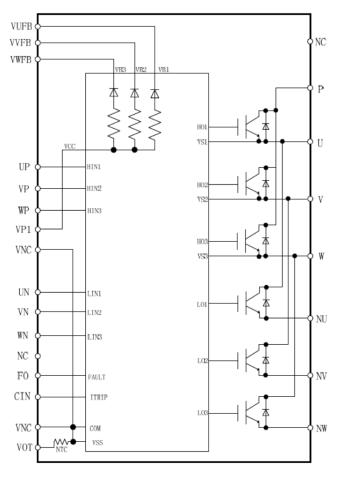


图 1: 内部电路图



脚位说明

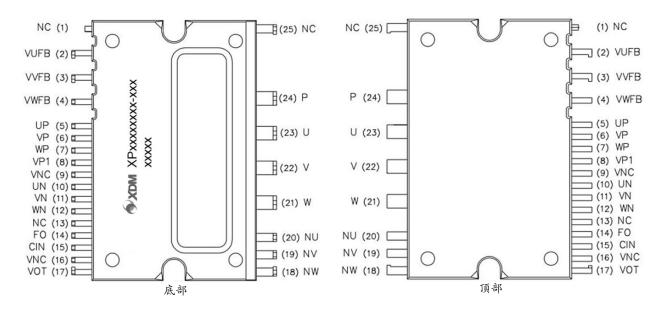


图 2: 脚位图

		N 2. M PA
脚位编号	脚位名称	脚位描述
1	NC	无连接
2	VUFB	U相上臂驱动电源端子
3	VVFB	V相上臂驱动电源端子
4	VWFB	W相上臂驱动电源端子
5	UP	U相上臂控制信号输入端子
6	VP	V相上臂控制信号输入端子
7	WP	W相上臂控制信号输入端子
8	VP1	控制电源端子
9	VNC	控制电源 GND端子
10	UN	U相下臂控制信号输入端子
11	VN	V相下臂控制信号输入端子
12	WN	W相下臂控制信号输入端子
13	NC	无连接
14	FO	故障输出端子
15	CIN	短路保护触发电压检测端子
16	VNC	控制电源 GND端子
17	VOT	温度检测输出端子
18	NW	W相下臂 IGBT发射极端子
19	NV	V相下臂 IGBT发射极端子
20	NU	U相下臂 IGBT发射极端子
21	W	W 相輸出端子
22	V	V 相输出端子
23	U	U 相输出端子
24	Р	逆变器直流输入端子
25	NC	无连接



最大额定值 (Tj= 25℃,除非特殊说明)

记号	项目	条件	额定值	单位
逆变部分		,		
V _{CC}	电源电压	应用于 P- NU, NV, NW之间	450	V
V _{CC(Surge)}	电源电压 (含浪涌)	应用于 P- NU, NV, NW之间	500	V
V _{CES}	集电极-发射极间电压		600	V
± IC	集电极电流	T _C = 25°C (Tc测试方法见图 3)	6	Α
± ICP	集电极电流 (峰值)	T _C = 25°C, 脉冲宽度小于 1ms	12	Α
Pc	集电极功耗	T _C =25°C,单芯片	23	W
Tj	结温	(见备注 1)	-40~+150	°C
控制部分				
V _{DB}	上桥臂控制电源电压	应用于 UFB – U, VFB-V, WFB-W 之间	17.5	V
VD	控制电源电压	应用于 VP1 – VNC 之间	17.5	V
Vin	输入信号电压	应用于 UP, VP, WP, UN ,VN ,WN-VNC之间	-1~10	V
VFO	故障输出电压	应用于 FO – Vnc之间	-0.5~VD+0.5	V
IFO	故障输出电流	FO 端子吸入电流值	1.5	mA
Vsc	电流检测端输入电压	应用于 CIN – Vnc之间	-0.5~VD+0.5	V
全系统				
Vasanan	电源电压自己保护范围 (短路)	VD = VDB = 13.5 ~ 16.5V Tj= 150°C,无重复,	400	V
VCC(PROT)		时间小于 2us	400	V
Tc	模块正常工作壳体温度	-20℃≤Tj ≤150°C	-20 ~ +100	°C
Tstg	贮存温度		-40 ~ +125	°C
Viso	绝缘耐压	正弦波60Hz, AC 1分钟, 在插脚和散热片之	2500	Vrms
VISO	地 外则压	间	2000	VIIIIS

备注1: IPM 功率芯片最大额定结温为175°C(@表面温度Tc \leq 100°C)。然而,为了确保IPM 运行安全,结温应限定于 Tj(av) \leq 150°C (@表面温度 Tc \leq 100°C)。

热阻

记号	项目	条件	最小值	典型值	最大值	单位
Rth(j-c)Q	结点到壳的热阻	单个 IGBT组件	-	ı	5.5	°C/W
Rth(j-c)F	· 结点到死的恐惧	单个 FRD组件	-	-	6.2	°C/W



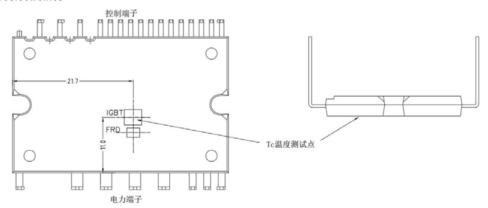


图3: 壳温测试点

电气特性 (Tj= 25℃,除非特殊说明)

逆变部分

记号	项目	条件	最小值	典型值	最大值	单位
	集电极与发射极间饱和电压	$V_D = V_{DB} = 15V, V_{IN} = 5V,$		1.95	-	V
W		I _C =6A, Tj= 25°C	-			l v
V _{CE(sat)}	米电极与及剂极闪记和电压	$V_D = V_{DB} = 15V, V_{IN} = 5V,$		2.25		V
		I _C =6A, Tj= 125°C	-	2.35	-	V
V _F	FWD 正向导通电压	$V_{IN} = 0V$, $I_C = -6A$, $Tj = 25$ °C		1.6	2.0	V
t _{ON}			-	0.62	-	uS
t _{C(ON)}		$V_{CC} = 300V, V_D = V_{DB} = 15V$	-	0.13	-	uS
t _{OFF}	开关时间(备注 2)	I _C =6A	-	0.7	-	uS
t _{C(OFF)}		V _{IN} = 0V—5V, 感性负载	-	0.06	-	uS
t _{rr}			-	0.12	-	uS
Eon	开通损耗	$I_C = 6A, V_{CC} = 400V, V_D = V_{DB}$	-	42	92	1
E _{off}	关断损耗	= 15V, L=1mH, Tj= 25°C	-	90	142	uJ
	(V _{CE} = V _{CES} Tj= 25°C	-	-	75	uA
I _{CES}	集电极到发射极漏电流	V _{CE} = V _{CES} Tj= 125°C	-	-	1	mA

备注2: ton 和 toff 包括驱动 lc 内部传输延迟时间。 tc(on) 和 tc(off) 是 IGBT 自身被内部给定门极驱动条件下的开关时间。 详见图4。



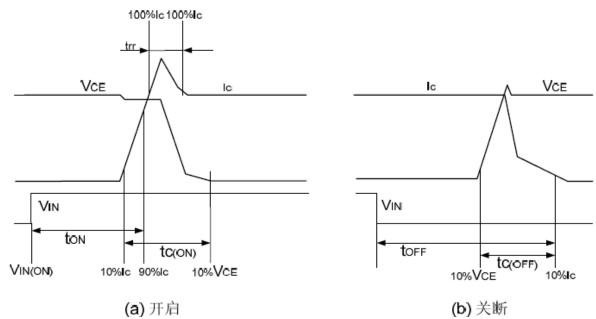


图 4: 开关时间定义

控制部分

记号	项目		条件	最小值	典型值	最大值	单位
I _D	VD静态电流	$V_D = 15V ,$ $V_{IN} = 5V$	VP1-VNC	-	0.52	1	mA
I _{DB}	V _{DB} 静态电流	$V_{DB} = 15V,$ $V_{IN} = 5V$	UFB - U, VFB - V, WFB - W	-	360	550	uA
V_{FOH}	故障输出电压	V _{sc} = 0V, FO脚 至 5V	通过 10K电阻上拉	4.6	-	-	٧
V_{FOL}		V _{sc} =1V, I _{FO} =1.	5mA	-	-	0.3	V
Vsc,TH+	短路正向触发阙值	V _D = 15V		0.37	0.47	0.65	V
Vsc,TH-	短路负向触发阙值	V _D = 15V		0.2	0.4	-	V
UV _{DD}		触发电平		9.5	10.4	11.0	
UV_DR	中运与厅伊持护树	复位电平		11.0	12.1	12.8	V
UV_DBD	- 电源欠压保护控制	触发电平		9.5	10.4	11.0	V
UV_DBR		复位电平		11.0	12.1	12.8	
Ron,FLT	故障低有效阻抗	I=1.5mA			50	90	Ω
T _{FO}	故障输出脉冲宽度			40	65	120	uS
t _{FIL,IN}	输入信号滤过时间 (UP/VP/WP, UN/VN/WN)	V _{IN} = 0 V & 5 V		140	290	-	nS
t _{CINMIN}	CIN 输入信号滤过时 间	V _{IN} = 0 V or 5 V,V _{CIN} = 5 V		270	530	780	nS
V _{IN(ON)}	开启阙值电压	应用于 UP,VP,WP,UN,VN,WN和		1.7	2.1	2.4	V



V _{IN(OFF)}	关断阙值电压	VNC之间	0.7	0.85	1.4		
V _{OT}	温度输出,备注 3	Tc=90℃	1.53	1.59	1.65	V	
		Tc=25℃	4.15	4.17	4.19	V	
V_{F}	BSD正向电压	I _F =10mA 包含电压	-	1.0	1.3	V	
R _{BSD}	BSD限流电阻	VF1=4V, VF2=5V	22	36	50	Ω	

备注3: 当温度达到极限时,IPM不能自动够关闭IGBT和输出故障信号。当温度超出使用者定义的限定值时,应使用控制器(单片机)关闭IPM。IPM的VoT输出特性曲线请参考图5,图5曲线是以20K上拉电阻测试结果。

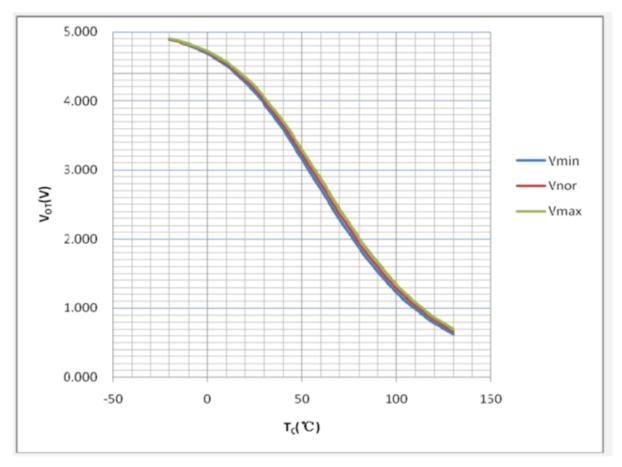


图 5: VOT 输出电压曲线



建议工作条件

<i>끄므</i>	项目	条件		24.15		
记号			最小值	典型值	最大值	单位
V _{cc}	电源电压	应用于 P-NU, NV, NW 之间	0	300	400	V
V_D	控制电源电压	应用于 VP1 – VNC 之间	-	15	-	V
M	上辟妙圳中海中厅	应用于VUFB – U, VVFB – V,	-	15	-	V
V_{DS}	上臂控制电源电压	VWFB-W 之间		15		V
t _{dead}	死区时间	各桥臂输入对应, Tc<=100℃	1	-	-	us
4	PWM 频率	-20°C≤Tc ≤+100°C		-	20	kHz
f _{PWM}		-20℃≤Tj≤+150℃	-			KIIZ
DIAMA	最小输入信号脉冲宽	ON	0.7	-	-	us
PWM	度	OFF	0.7	-	-	us
Tj	结温		-20	-	125	$^{\circ}\!\mathbb{C}$
内部NTC -	-热阻特性					
Ъ	热敏电阻	T _{NTC} = 25°C	97	100	103	ΚΩ
R_{NTC}		$T_{NTC} = 125^{\circ}C$	3.25	3.46	3.69	ΚΩ
温度范围			-40	-	+125	°C
机械特性						
安装扭矩		螺丝钉尺寸: M3	-	0.69	-	N•m
设计平面度		见图6	-50	-	+120	um
重量			-	7	-	g

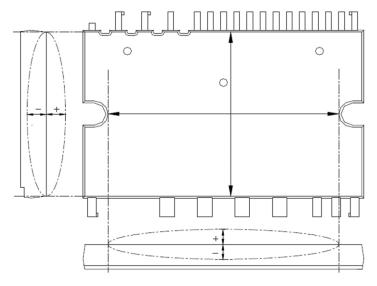


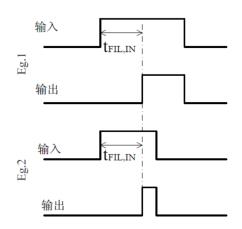
图 6: 平面度检测位置



应用指南

增强型输入滤波

增强型滤波器能够改善HVIC 内部模块的输入/输出脉冲的一致性及有助于滤除尖峰干扰信号和窄脉冲,如下图7和图8是经典型输入滤波器和增强型输入滤波器演示图。



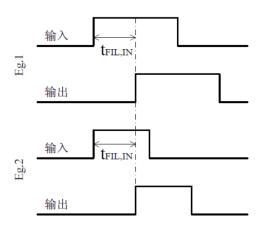
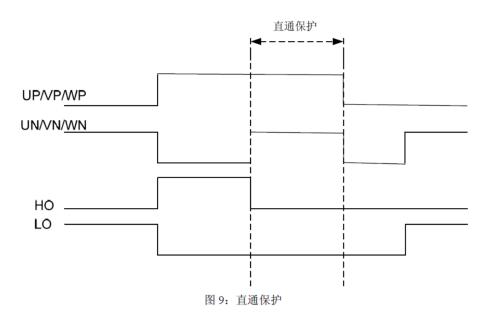


图 7: 典型输入滤波

图 8: 增强型输入滤波

保护功能时序图



备注 4: HO 和 LO 为内部 HVIC 门极输出信号



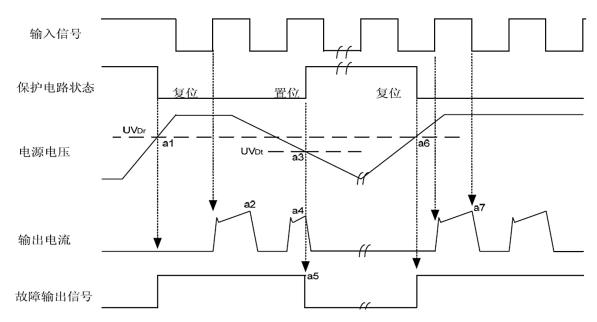


图10:欠压保护时序图(低侧)

a1: 电源电压上升: 当该电压上升到欠压恢复点, 在下一个欠压信号被执行前该线路将启动运行。

a2:正常运行:IGBT 开启并加载电流。

a3: 欠压检测点(UV_{Dt})。

a4:不管输入是什么信号,IGBT都是关闭状态。。

a5:故障输出开启。

a6:欠压恢复(UVDr)。

a7:正常运行: IGBT 导通并加载负载电流。

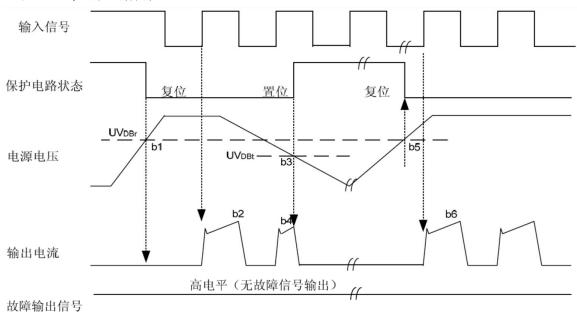


图11:欠压保护时序图 (高侧)

b1:电源电压上升: 当该电压上升到欠压恢复点, 在下一个欠压信号被执行前该线路将启动运行。

b2:正常运行:IGBT导通并加载负载电流。

b3: 欠压检测 (UVDBt)。



b4:不管输入是什么信号,IGBT都是关闭状态。

b5:欠压恢复(UVDBr)。

b6:正常运行:IGBT 导通并加载负载电流。

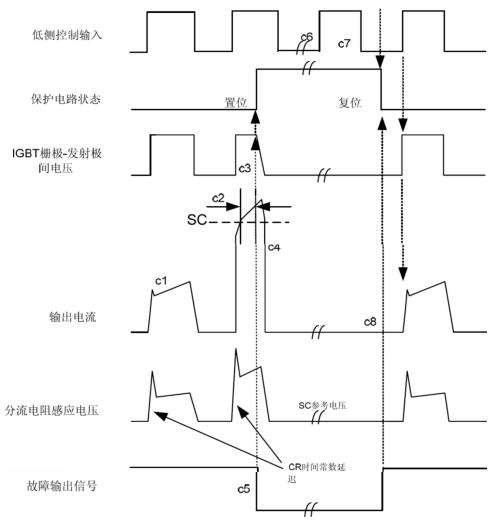


图12: 短路电流保护时序图 (只适合于低侧)

(通过外部分流电阻连接)

c1:正常运行:IGBT 导通载流。

c2: 短路电流检测(CIN 触发器)。

c3:IGBT 门极被强制关断.

c4:IGBT关断。

c5:故障输出定时器开始运行:故障输出信号的脉冲宽度是由外部电容CFO设定。

c6: 输入"L": IGBT关闭。

c7:输入"H":IGBT 开通,但是故障信号作用期间, IGBT不导通。

c8:IGBT 关断。



输入/输出接口电路

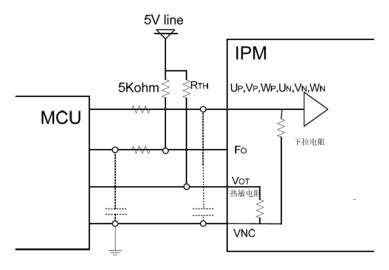
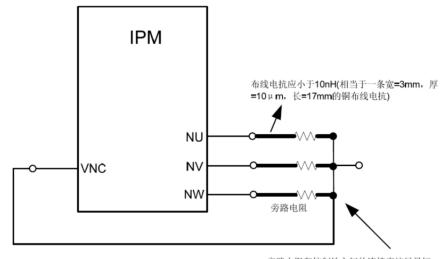


图13: 推荐的MCU 输入输出接口电路

备注5:由于PWM的控制方式和实际应用电路的阻抗及线路板的阻抗,RC去耦可能会有变化。

备注6:逻辑输入要和标准的CMOS或LSTTL输出相匹配。

分流电阻接线



旁路电阻和控制地之间的连接应该尽量短

图 14: 旁路电阻接线注意事项



典型应用电路图

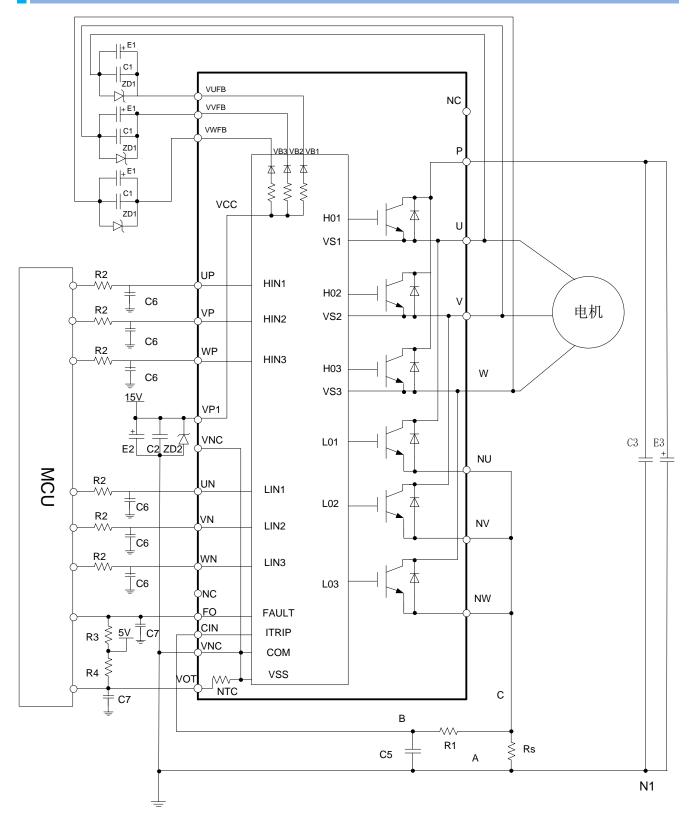
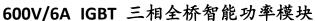


图15: 典型应用电路



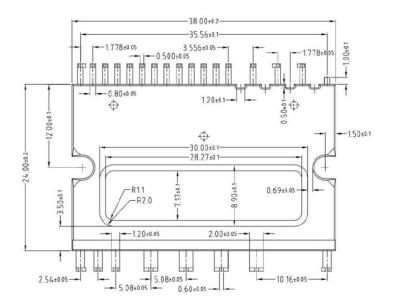


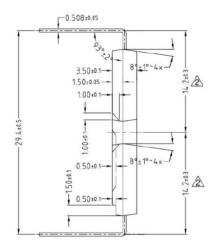


- 备注7: 输入驱动高有效; IC 内部集成有一个5kΩ(典型值)下拉电阻; 为防止发生误动作, 输入布线应尽可能短; 当用RC去耦 线路时, 须确保输入信号达到开启和关断阙值电压范围。
- 备注8:由于模块内置了专用HVIC,其控制端子可与CPU 端子直接相连,而不需要任何光耦或变压器等隔离电路。
- 备注9: 自举电路负极应直接连接到U、V、W的端。
- 备注10: FO是漏极开路型,其信号线应通过一个约10kΩ 的上拉电阻上拉到+5V/3.3V电源。
- 备注11: 为防止误保护, A、B、C连线应尽可能短。
- 备注12:保护线路R1、C5的时间常数建议选取在1~2uS。关断时间可能随着布线的不同而多少有些变化。建议R1、C5选择小容差,温度补偿类型。
- 备注13: 所有电容的位置尽可能的靠近IPM。
- 备注14: 为了防止噪声干扰,储能电容与P&N1之间的引线应尽可能的短,推荐在P&N1端子之间加约0.1~0.22uF的MLCC低频滤波电容。
- 备注15:两个VNC端(9&16脚)在IPM内部已连接在一起,外部任一VNC端子连接到GND,另一端子允许开路。
- 备注 16:如果控制地通过 PCB 走线被连接到功率地,控制信号可能会受到功率地的起伏的影响,推荐使用单点连接。



外形封装图





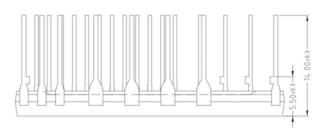


图 16: 封装外形图

(单位:mm)

温馨提示:

处理废弃电子产品,应当符合国家有关资源综合利用、环境保护、劳动安全和保障人体健康的要求。 请按当地规定处理,不可将它们作为生活垃圾处理。